

36-75Vdc Input, 30A, 5Vdc Output

The **Series** Series of isolated dc-dc converters deliver exceptional electrical and thermal performance in industry-standard footprints for isolated brick converters. These are the converters of choice for Intermediate Bus Architecture (IBA) and Distributed Power Architecture applications that require high efficiency and high reliability in elevated temperature environments with low airflow.

絶縁型ブリックDC/DCコンバータの **>?ヘヘรℓ2** シリーズは業界標準のピン配列 で、極めて優れた電気的特性、及び温度特性を提供します。このコン バータは、高温、及び風量の少ない環境で高効率、高信頼性が要求され るIBA、又はDPAでの使用に最適です。

The **FPQR48T5R030\*A** converter of the Series is a low profile Quarter Brick converter that operates from a 36Vdc to 75Vdc input and provides a tightly regulated 5V dc output. It delivers up to 30A of output current. The thermal performance of the **FPQR48T5R030\*A** is excellent: no derating is needed up to 75°C with 400LFM airflow.

**≶{ヘ,5,2** シリーズの FPQR48T5R030\*Aは36V~75V入力で動作する低 背型 クォータフ<sup>\*</sup>リックコンハ<sup>\*</sup>ータです。 5V 30Aを出力可能です。 FPQR48T5R030\*Aの温度特性はクラス最高レ<sup>∧</sup>ルです。 400LFMの条件 で75℃までディレーティングを必要としません。

This leading edge thermal performance results from electrical, thermal and packaging design that is optimized for high density circuit card conditions. Extremely high quality and reliability are achieved through advanced circuit and thermal design techniques and FDK's state of the art in-house manufacturing processes and systems.

回路設計、放熱設計、及びパッケージング設計の結果である最先端の温度特性は、高密度実装回路用に最適化されています。非常に優れた品質と信頼性は高度な回路設計、温度設計技術、及びFDKの最先端の自社製造プロセスによりもたらされます。

### Applications

- Intermediate Bus Architecture 中間バス構成システム
- Telecommunications דעובעד
- Data/Voice processing データ処理システム
- Distributed Power Architecture 分散型電源システム
- Computing (Servers, Workstations) コンピュータ関係(サーパー、ワークステーション)



FPQR48T5R030\*A

#### Features

- RoHS compliant
   RoHS準拠
- Delivers up to 30A (150W) 30A (150W)まで供給可能
- High efficiency, no heatsink required 高効率-放熱器が不要
- Industry-standard quarter brick pinout 業界標準の1/47゚リック ピンレイアウト
- Small size and low profile: 2.30" x 1.45" x 0.402" 小型(58.4 x 36.8 x 10.2mm)
- No minimum load required 最小負荷は不要
- Start up into pre-biased output 出力にプリバイアスがあっても起動可能
- Meets basic insulation requirements of EN60950
- Input to output isolation: 1500Vdc 入出力間の絶縁: 1500Vdc
- Positive or negative logic remote ON/OFF option
- Fully protected: OCP, OTP, OVP, UVLO 保護機能:過電流、加熱、過電圧、低電圧ロックアウト
- Remote output voltage sense
- Output voltage trim (+10%/-20%) using industry-standard trim equations
- High reliability, MTBF = 3.5 Million Hours (@30℃)
  高信頼性: MTBF = 3.5 Million Hours (@30℃)
- UL60950 recognition in U.S. & Canada, and CB Scheme certification per IEC/EN60950 UL60950、CB Scheme 認証
- All materials meet UL94, V-0 flammability rating 全ての部品は UL94 V-0に適合
- Meets conducted emissions requirements of FCC Class B and EN55022 Class B with external filter 外部フィルター付きの状態でFCCクラスB、及びEN55022クラスBを満足し ます。





36-75Vdc Input, 30A, 5Vdc Output

#### Electrical Specifications 電気的仕様

All specifications apply over specified input voltage, output load, and temperature range, unless otherwise noted.

注記が無い場合、全ての仕様は指定された入力電圧、負荷、温度範囲で適用されます。

Conditions: Ta=25degC, Airflow=200LFM (1.0m/s), Vin=48Vdc, unless otherwise specified.

PARAMETER	NOTES	MIN	ТҮР	MAX	UNITS
ABSOLUTE MAXIMUM RATINGS <sup>1</sup>					
Input Voltage	Continuous	0		85	Vdc
Operating Temperature	Ambient temperature	-40		85	°C
Storage Temperature		-55		125	°C
ISOLATION					
Isolation Voltage		1500			Vdc
Isolation Resistance		10			MΩ
Isolation Capacitance			1000		pF
INPUT CHARACTERISTICS					
Operating Input Voltage Range	Continuous	36	48	75	Vdc
Input Under Voltage Lockout					
Turn-on Threshold		33		36	Vdc
Turn-off Threshold		31 3		33	Vdc
Input Voltage Transient	100mS			100	Vdc
Maximum Input Current	30Adc, 5Vdc Out @36Vdc in			4.8	Adc
Input Stand-by Current (module disabled)	Vin = 48V, converter disabled		8		mA
Input No Load Current (module disabled)	Vin = 48V, converter enabled		45		mA
Input Reflected-Ripple Current	Full load, 10µH source inductance		12.5		mAp-p

<sup>1</sup>Absolute Maximum Ratings 絶対最大定格

Stresses in excess of the absolute maximum ratings may lead to degradation in performance and reliability of the converter and may result in permanent damage.

絶対最大定格を超えたストレスは、性能の低下、長期信頼性の低下、及びモジュールの破損を引き起こすことがあります。





36-75Vdc Input, 30A, 5Vdc Output

### Electrical Specifications (Continued) 電気的仕様 (続き)

Conditions: Ta=25degC, Airflow=200LFM (1.0m/s), Vin=48Vdc, unless otherwise specified.

PARAMETER	NOTES	MIN	ТҮР	MAX	UNITS
OUTPUT CHARACTERISTICS					
Output Voltage Range (Over all operating input voltage, resistive load and temperature conditions until end of life)		4.90		5.10	Vdc
Load Regulation				50	mV
Output Ripple and Noise BW=20MHz	30Adc, 10µF tantalum + 20uF ceramic	0µF tantalum + 20uF 75			mVp-p
External Load Capacitance	Plus full load (resistive)			10,000	μF
Output Current Range		0		30	А
Output Current Limit Inception (lout) <sup>2</sup>	Vout=5.0V	105		150	%
Output Short-Circuit Current	Short=10mΩ		28.5		Arms
Transient Response 25% load step change with di/dt=1A/µs	470μF electrolytic + 10μF tantalum		±4		%
Efficiency	Full load (30A)		91.0		%
FEATURE CHARACTERISTICS					
Switching Frequency	Output		460		kHz
Output Over – Voltage Protection	Non-latching	117	128	140	%
Turn-On Delay Time	Full resistive load				
with Vin (module enabled, then Vin applied)	From Vin=Vin(min) to 0.1*Vout(nom)		4		ms
with Enable (Vin applied, then enabled)	From enable to 0.1*Vout(nom)		100		ms
Rise Time (Full resistive load)	From 0.1*Vout(nom) to 0.9*Vout(nom)	4			ms
ON/OFF Control					
High Threshold Voltage		2.5		20	Vdc
Low Threshold Voltage		-0.5		0.8	Vdc

 $^{2}$  It is a method to detect the input current, and the setting range is Vo=5.0V in this case. A set value will be lower in a set condition with high output voltage, and it will be higher in the condition with low output voltage. The output voltage may decrease even with lout which is less than IoMAX depending on the conditions.

入力電流を検出する方式で、この設定範囲はVo=5.0Vの場合です。出力電圧が高い設定条件では設定値は低くなり、出力電圧が低い条件では設定値は高くなります。条件によっては、loMax以下のloutでも出力電圧が低下する事があります。





36-75Vdc Input, 30A, 5Vdc Output

### Operation

#### Input and Output Impedance

Inductance associated with input and output power lines can affect the stability of the **FPQR48T5R030\*A** converter. The addition of a 100 $\mu$ F electrolytic capacitor with an ESR < 1 $\Omega$  across the input will help to ensure stability of the converter in many applications. To cover applications where decoupling capacitance is needed at the load, the converter has been designed to exhibit stable operation with external load capacitance up to 10,000 $\mu$ F.

入力、及び出力ラインのインダクタンスはFPQR48T5R030\*A の安定動作に 大きな影響があります。多くのアプリケーションで入力ラインにESRが1Ω未満 の100μF電解コンテンサを付けることでコンパータの安定動作が可能です。 負荷端にデカップリングコンデンサが付くアプリケーションでは、10,000μFまで安定 して動作するよう設計されています。

To minimize output ripple voltage, the use of very low ESR ceramic capacitors is recommended. These capacitors should be placed in close proximity to the load to improve transient performance and to decrease output voltage ripple.

出力リップルを最小にするため、極低ESRのセラミックコンテンサの接続を推奨 します。過渡時の特性向上と出力リップル低減のために負荷の近傍にこ れらのコンテンサを実装することをお勧めします。

#### ON/OFF (Pin 2)

The ON/OFF pin (Pin 2) can be used to turn the converter on or off remotely using a signal that is referenced to Vin(-) (Pin 3). Two remote control options are available, corresponding to positive and negative logic. A typical configuration for remote ON/OFF is shown in Fig. A.

ON/OFF端子(2番ピン)はVin-(3番ピン)を基準としたリモート信号によりコン パータをON/OFFするのに使用できます。リモートコントロールはポジティブとネガ ティブの2種類が可能です。一般的なリモートON/OFF回路を図ーAに示し ます。

In the positive logic version the converter turns on when the ON/OFF pin is at logic high (open) and turns off when it is at logic low. When the ON/OFF pin is left open, the converter is on. Voltage ranges for logic high/low are provided in the Electrical Specifications section.

ボジティフ<sup>・</sup>ロジックはON/OFFE<sup>・</sup>ンが論理的にHigh (open)で動作し、論理的 にLowで停止します。 ON/OFFE<sup>・</sup>ンが未接続 (オーフ<sup>・</sup>ン)の場合、コンハ<sup>・</sup>ータ はONします。 論理的High/Lowの電圧範囲は電気的特性を参照してく ださい。 In the negative logic version the converter turns on when the ON/OFF pin is at logic low and turns off when it is at logic high (open). If the ON/OFF pin is connected directly (shorted) to Vin(-), the converter will turn on without the need for a control signal.

ネガティブロジックはON/OFFピンが論理的にLowで動作し、論理的にHigh (open)で停止します。 ON/OFFピンがVin(-)に接続されている場合、コント ロール信号が無くてもコンパータはONします。

The ON/OFF pin is pulled up internally. A mechanical switch, open-collector transistor, or FET can be used to drive the ON/OFF pin. The device must be capable of sinking up to 0.2mA at a voltage  $\leq 0.8$ V. An external voltage source (+20V maximum), capable of sourcing or sinking up to 1mA depending on the polarity, can also be used to drive the ON/OFF pin.

ON/OFFピンはモジュール内部でプルアップされています。ON/OFFピンを駆動 するために機械的スイッチ、オープンコレクタートランジスタ、又はFETを使用可能 です。使用する部品は0.8V以下の電圧で0.2mAまで電流を流せる必要 があります。1mAまで流せる外部電源(最大+20V)がON/OFFピンを駆 動するのに使用可能です。



Fig A: A typical configuration for remote ON/OFF



36-75Vdc Input, 30A, 5Vdc Output

#### Remote Sense (Pins 5 and 7)

To compensate for voltage drops that occur between the output pins of the converter and the point of regulation (typically, the load), the SENSE(-) (Pin 5) and SENSE(+) (Pin 7) pins should be connected across the load or at the point where regulation is needed (see Fig. B).

コンパータの出力端子と電圧制御が必要なポイント(通常負荷端)との間で発生する電圧降下を補正するためには、SENSE(-) (Pin 5) と SENSE(+) (Pin 7) を負荷側か、又は電圧精度が必要なポイントに接続します。(図B参照)



Fig. B: Circuit configuration for remote sense

If remote sensing is not necessary, the SENSE(-) pin should be connected to the Vout(-) pin (Pin 4), and the SENSE(+) pin should be connected to the Vout(+) pin (Pin 8) to ensure proper regulation of the converter output voltage. If the SENSE pins are left open, the converter will regulate at an output voltage that is slightly higher than specified.

リモートセンスが必要でないなら、SENSE(-)ピンはVout(-)(4番ピン)と、 SENSE(+)ピンはVout(+)(8番ピン)に接続し、出力電圧の電圧精度を確実 にします。SENSEピンが接続されていないと出力電圧は規定の値よりわ ずかに上昇します。

To minimize noise pick-up, traces from the SENSE pins to the load should be located in proximity to a ground plane. If wiring discretely, a twisted pair is recommended.

ノイス・の影響を最小に抑えるため、センスピンから負荷への配線はグラント・配線に近くしてください。もし線材で直接配線する場合は、ツイストへア線の使用をお勧めします。

Note that the output over-voltage protection (OVP) feature of the converter depends on the voltage across the Vout(+) and Vout(-) pins, and not across the SENSE pins. To preclude unnecessary triggering of the OVP feature, the resistance (and thus voltage drop) between the output pins of the converter and the load should be kept at a minimum.

このコンパータの出力電圧保護(OVP)はVout(+)とVout(-)間の電圧に依存 し、センスピン間の電圧には依存しません。OVPの予期せぬトリガを防ぐた めに、コンパータの出力端子と負荷間の抵抗成分(電圧ドロップ)は最小にし てください。

Note that the remote sense function will allow the voltage across the output pins to be higher than the nominal output voltage, in order to maintain regulation at the load. The system design should take this into account to ensure that the power drawn from the converter under a given set of conditions does not exceed the maximum output power of the converter. For any given ambient conditions, the maximum output power of the converter is the product of the maximum output current, as defined by the derating curves, and the nominal output voltage.

リモートセンス機能は負荷端での電圧を制御するため、出力端の電圧を通常よりも高くします。システムの設計では本件に留意し、コンパータの出力 電力が最大定格電力を超えないように注意してください。いずれの外 部条件においてもコンパータの最大定格電力はディレーティングカーブに記載さ れた最大出力電流と出力電圧で規定されます。





36-75Vdc Input, 30A, 5Vdc Output

#### Output Voltage Adjust/TRIM (Pin 6)

The output voltage can be trimmed up 10% or down 20% relative to the nominal output voltage using an external resistor.

出力電圧は外部抵抗を接続する事で、定格電圧に対し +10%、-20%の調 整が可能です。

The TRIM pin should be left open if trimming is not being used. Note that a  $0.1\mu$ F capacitor is connected internally between the TRIM and SENSE(-) pins, to minimize noise pick-up.

TRIM ピンは出力電圧のトリミングを使わなければ未接続にしておきます。 微小のパスを拾わないように、コンパータ内部でTRIM端子と SENSE(-)端 子間に0.1uFのコンデンサが接続されています。

To trim the output voltage up (Fig. C), a trim resistor,  $R_{T-UP}$ , should be connected between the TRIM (Pin 6) and SENSE(+)(Pin 7):

出力電圧を上昇させる(トリムアッフ<sup>°</sup>)には (図C参照)、トリム抵抗 R<sub>T-UP</sub> を TRIM(Pin 6)と SENSE(+) (Pin 7)間に接続します。

$$\mathsf{R}_{\text{T-UP}} = \frac{5.11(100 + \Delta)\mathsf{V}_{\text{O-NOM}} - 626}{1.225\Delta} - 10.22 \text{ [k}\Omega\text{]}$$

where,

 $R_{T-UP}$  = Required value of trim-up resistor [k $\Omega$ ] V<sub>O-NOM</sub> = Nominal value of output voltage [V]

$$\Delta = \frac{(V_{O-REQ} - V_{O-NOM})}{V_{O-NOM}} \times 100 [\%]$$

V<sub>O-REQ</sub> = Desired (trimmed) output voltage [V]

When trimming up, care should be taken not to exceed the maximum output power of the converter, as discussed in the previous section.

出力電圧を上昇させる(トリムアップ)場合、前章での説明のようにコンバータの 最大定格電力を超えないように注意してください。



Fig. C: Configuration for trimming output voltage up

To trim the output voltage down (Fig.D), a trim resistor,  $R_{T-DWN}$ , should be connected between the TRIM (Pin 6) and SENSE(-) (Pin 5):

出力電圧を下げる(トリムダウン)には(図D参照)、トリム抵抗 R<sub>T-DWN</sub> を TRIM(Pin 6)と SENSE(-)(Pin 5)間に接続します。.

$$\mathsf{R}_{\mathsf{T-DWN}} = \frac{511}{|\Delta|} - 10.22 \, [\mathsf{k}\Omega]$$

where.

 $R_{T-DWN}$  = Required value of trim-down resistor [k $\Omega$ ] And  $\Delta$  is as defined above.

The above equations are standard in the industry for isolated brick converters.

上記のトリム抵抗値の計算方法は絶縁型ブリックコンバータで業界標準です。



Fig. D: Configuration for trimming output voltage down

Note that trimming up or sensing above 10% of the nominal output voltage could cause unnecessary triggering of the output over-voltage protection (OVP) feature. In general, the difference in the voltage across the converter's output pins and the voltage across the SENSE pins should not exceed 0.50 V:

 $[Vout(+) - Vout(-)] - [Vsense(+) - Vsense(-)] \ge 0.50[V]$ 

This equation is applicable under any condition.

定格出力電圧の10%を超えるトリムアップ、又は電圧センスは、不必要な過 電圧保護(OVP)の検出に原因となります。一般的にコンパータの出力ピン の電圧とセンスピン間の電圧差は0.50Vを超えないようにしてください。

この式はあらゆる状態で成り立ちます。



Delivering Next Generation Technology



### FPQR48T5R030\*A 36-75Vdc Input, 30A, 5Vdc Output

### **Protection Features**

#### Input Under-Voltage Lockout

From a turned-on state, the converter will turn off automatically when the input voltage drops below typically 32V. It will then turn on automatically when the input voltage reaches typically 34V.

動作している状態で、入力電圧がTYPで32V未満になるとコンパータは自動的に停止します。また、入力電圧がTYPで34V以上になるとコンパータは自動的に動作を開始します。

#### Output Over-Current Protection (OCP)

The converter is self-protected against over-current and short circuit conditions. On the occurrence of an over-current condition, the converter will reduce the output voltage until it shuts down. Once the converter has shut down, it will attempt to restart every 100ms until the over-current or short circuit condition is removed.

このコンパータは過電流と負荷短絡に対し自己保護します。過電流状態 になると、コンパータはシャットダウンするまで出力電圧を低下させます。コン パータがシャットダウン後、OCP状態、又は負荷短絡が解除されるまで 100ms毎に再起動を繰り返します。

#### Output Over-Voltage Protection (OVP)

The converter provides protection against over-voltage conditions at the output. It will shut down if the voltage across the output pins exceeds a threshold defined by the independently-referenced OVP circuitry. Once the converter has shut down, it will attempt to restart every 100ms until the OVP condition is removed.

このコンパータは出力端の過電圧を保護します。出力端の電圧がOVP回路として独立した基準値で決められたしきい値を超えるとシャットダウンします。コンパータがシャットダウンすると、過電圧状態が解除されるまで100mS毎に再起動を繰り返します。

#### Over-Temperature Protection (OTP)

The converter is self-protected against over-temperature conditions. In case of overheating due to abnormal operation conditions, the converter will turn off automatically. It will turn back on automatically once it has cooled down to a safe temperature (auto-reset).

このコンパータは加熱保護機能を有しています。異常な動作条件によって 加熱状態になると、このコンパータは自動的に停止します。安全な温度に まで下がると自動的に復帰します。(自動リセット)

#### Safety Requirements

The **FPQR48T5R030\*A** converter is provided with basic insulation between input and output circuits according to IEC60950 standards. It features 1500Vdc isolation from input to output, and input-to-output resistance is greater than  $10M\Omega$ .

FPQR48T5R030\*AはIEC60950準拠で入力-出力間が基礎絶縁されて います。また、入力-出力間は1500Vdcの耐圧を有しており、絶縁抵抗 は10MΩ以上あります。

This converter meets North American and International safety regulatory requirements per UL60950 and EN60950.

このコンパータは北米及び国際的な安全基準であるUL60950とEN60950に 適合しています。

Note that the converter is not internally fused: to meet safety requirements, a fast acting in-line fuse with a maximum rating of 8.0A must be used in the positive input line.

このコンパータは内部にヒュースを持っていませんので、安全規格に適合させるためには、入力ラインのプラス側に即断型で最大定格8.0Aのヒュースを接続してください。





### FPQR48T5R030\*A 36-75Vdc Input, 30A, 5Vdc Output

### Characterization

#### Overview

The converter has been characterized for several operational features, including thermal derating (maximum available load current as a function of ambient temperature and airflow), efficiency, power dissipation, start-up and shutdown characteristics, ripple and noise, and transient response to load step-changes. Figures showing data plots and waveforms are presented in the following pages.

このコンバータは温度ディレーティング、効率、電力損失、スタートアップ時、及び シャットダウン時の動作、リッフル・ノイス、動的負荷変動などを含む、さまざま な動作状態で特徴付けられます。データ、及び波形の図は以後のページ に掲載されています。

#### **Test Conditions**

То measurement ensure accuracy and reproducibility, all thermal and efficiency data were taken with the converter soldered to a standardized thermal test board. The thermal test board was mounted inside FDK's custom wind tunnel to enable precise control of ambient temperature and airflow conditions.

測定精度、及び再現性を確実にするために、全ての温度、及び効率 データは標準化された温度評価ボードにコンバータを半田付けして取得して います。温度評価ボードをFDK特製の風洞実験設備内に設置すること で、環境温度、及び風量を精密に管理しています。

The thermal test board comprised a four layer printed circuit board (PCB) with a total thickness of 0.060".

Copper metallization on the two outer layers was limited to pads and traces needed for soldering the converter and peripheral components to the board. The two inner layers comprised power and ground planes of 2 oz. copper. This thermal test board, with the paucity of copper on the outer surfaces, limits heat transfer from the converter to the PCB, thereby providing a worst-case but consistent set of conditions for thermal measurements.

温度評価ボードは厚さ0.060"(1.6mm)厚の4層PCBで作成しています。表 面2層の銅箔はコンバータを実装するためのパットと周辺部品へのパターンの みに限定しています。内側2層は70µmの銅箔で電力、及びグランドライン を形成しています。このように表層の銅箔を限りなく少なくした温度評価 ボート、は、コンバータからPCBへの熱の逃げを制限し、ワーストケースでありな がら矛盾の無い温度評価条件を実現しています。

FDK's custom wind tunnel was used to provide precise horizontal laminar airflow in the range of 50 LFM to 500LFM, at ambient temperatures between 30°C and 85°C. Infrared (IR) thermography and thermocouples were temperature used for measurements. (See Fig. E & Fig. F)

FDKオリジナルの風洞実験装置は水平方向の層流を50LFM(自然対流と 同等、NC)から600LFMまで精密に制御でき、環境温度は30℃から85℃ を制御できます。温度測定には赤外線(IR)サーモグラフィと熱電対を使用し ています。(図E、及び図F参照)

It is advisable to check the converter temperature in the actual application, particularly if the application calls for loads close to the maximums specified by the derating curves. IR thermography or thermocouples may be used for this purpose. In the latter case, AWG#40 gauge thermocouples are recommended minimize interference and to measurement error. Optimum locations for placement of thermocouples are indicated in Fig. G.

コンバータの温度を実際の使用環境で測定することをお勧めします。特に 実使用上の負荷が温度ディレーティングの最大値に近い場合は測定が必 要です。温度測定には赤外線サーモグラフィ、又は熱電対をお使いいただ けます。熱電対を使用する場合、風の妨げになることを防ぐためと、測 定誤差を少なくするため、AWG40の熱電対を推奨します。熱電対での 測定に最適な箇所は図Gに示します



Fig. E: FDK Original Wind Tunnel



Fig. F: Test Chamber





36-75Vdc Input, 30A, 5Vdc Output

#### Thermal Derating

Fig-1 shows the maximum available load current vs. ambient temperature and airflow rates. Ambient temperature was varied between 30°C and 85°C, with airflow rates from 100 LFM to 500 LFM (0.5 m/s to 2.5 m/s). The converter was mounted horizontally, and the airflow was parallel to the short axis of the converter, going from pin 3 to pin 1.

図-1はある環境温度と風量の条件下における最大出力電流を表しま す。環境温度は風量100LFM~500LFMの条件で30℃~85℃の間を変 動させています。コンバータは水平に設置し、風向きはコンパータの短手方向 に平行で3ピンから1ピンに向けて吹いています。

The maximum available load current, for any given set of conditions, is defined as the lower of:

(i) The output current at which the temperature of any component reaches 125°C, or

(ii) The current rating of the converter (30A)

A maximum component temperature of 125°C should not be exceeded in order to operate within the derating curves. Thus, the temperature at the thermocouple locations shown in Fig. G should not exceed 125°C in normal operation.

各々の測定条件で最大出力電流の値は下記のとおり定義します。 (i) いずれかの部品の温度が125℃の到達した時点の出力電流値、 又は (ii) コンパータの公称定格電流(30A)

温度ディレーティングの範囲内で動作させるために、部品温度は125℃を超 えないようにご注意ください。従って、通常動作時に図Gに示す位置の 熱電対の温度が125℃を超えないようにしてください。



Fig. G: Location of thermocouples for thermal testing

#### Efficiency

Fig-2 shows efficiency vs. load current at an ambient temperature of 25°C, airflow of 200 LFM (1.0 m/s) with horizontal mounting and input voltages of 36V, 48V and 75V.

図-2は環境温度25°C、風量200LFM (1.0m/s)、水平実装、入力電圧 36V、48V、及び75V時における負荷電流と効率のプロットです。

#### Power dissipation

Fig-3 shows power dissipation vs. load current at an ambient temperature of  $25^{\circ}$ C, airflow of 200 LFM (1.0 m/s) with horizontal mounting and input voltages of 36V, 48V and 75V.

図-3は環境温度25℃、風量200LFM (1.0m/s)、水平実装、入力電圧 36V、48V、及び75V時における負荷電流と電力消費のプロットです。

#### Start-up

Fig-4 and Fig-5 show turn-on output voltage waveforms, using the ON/OFF pin, for full rated load currents (resistive load), with minimal and maximum external load capacitance.

最大負荷(抵抗負荷)でON/OFFピンによる起動時について、外部コンテン サ有りと無しの出力電圧立ち上がり波形を図-4、及び図-5に示します。

#### Ripple and Noise

Fig-7 shows the output voltage ripple waveform, measured at full rated load current with a  $10\mu F$  tantalum capacitor and  $20\mu F$  of ceramic capacitors across the output. Note that the output voltage waveform is measured across a  $1\mu F$  ceramic capacitor.

図-7は最大負荷で出力端子間に10μFのタンタルコンデンサと20μFのセラミッ クコンを付けた状態で測定した出力リップル電圧波形を示します。出力電圧 波形は1μFのセラミックコンを付けて測定しています。

Fig-9 and Fig-10 show input reflected ripple current waveforms, obtained using the test setup shown in Fig-8.

入力反射リップルは図-8に示す試験セットアップを使って観測しています。入 力反射リップル波形は図-9、及び図-10に示します。





36-75Vdc Input, 30A, 5Vdc Output



Fig-1: Available load current vs. ambient temperature and airflow rates for Vin=48V. Maximum component temperature  $\leq 125^{\circ}C$ 



**Fig-2:** Efficiency vs. load current and input voltage for converter mounted horizontally with airflow from pin 3 to pin 1 at a rate of 200LFM (1.0m/s) and Ta= $25^{\circ}$ C.



**Fig-3:** Power dissipation vs. load current and input voltage for converter mounted horizontally with airflow from pin 3 to pin 1 at a rate of 200LFM (1.0m/s) and Ta=25°C.





36-75Vdc Input, 30A, 5Vdc Output



**Fig-4:** Turn-on transient at full rated load current (resistive) with no output capacitor at Vin=48V, triggered via ON/OFF pin. Top trace: ON/OFF signal (5V/div). Bottom trace: output voltage (2V/div). Time scale: 2ms/div



**Fig-5:** Turn-on transient at full rated load current (resistive) plus 10,000µF at Vin=48V, triggered via ON/OFF pin. Top trace: ON/OFF signal (5V/div). Bottom trace: output voltage (2V/div). Time scale: 2ms/div



**Fig-6:** Output voltage response to load current step-change (15A-22.5A-15A) at Vin=48V. Top trace: Output voltage (200mV/div). Bottom trace: load current (10A/div). Current slew rate:  $1A/\mu$ s. Co=470 $\mu$ F tantalum +  $1\mu$ F ceramic. Time scale: 200 $\mu$ s/div



**Fig-7:** Output voltage ripple (50mV/div) at full rated load current into a resistive load with  $Co=10\mu F$  tantalum + 20 $\mu F$  ceramic and Vin=48V. Time scale:  $2\mu$ s/div





36-75Vdc Input, 30A, 5Vdc Output







**Fig-9:** Input reflected ripple current, *Is* (10mA/div), measured through  $10\mu$ H at the source at full rated load current and Vin=48V. Time scale:  $1\mu$ s/div.



**Fig-11:** Output voltage vs. load current showing current limit point and converter shutdown point. (Vin = 48V)



**Fig-10:** Input reflected ripple current, *Ic* (200mA/div), measured through 10µH at the source at full rated load current and Vin=48V. Time scale: 1µs/div.



**Fig-12:** Load current (top trace, 50A/div, 20ms/div) into a 10m $\Omega$  short circuit during restart, at Vin = 48V. Bottom trace (50A/div, 4ms/div) is an expansion of the top trace.





36-75Vdc Input, 30A, 5Vdc Output

#### Mechanical Drawing



Pin Connections				
Pin #	Function			
1	Vin (+)			
2	ON/OFF			
3	Vin (-)			
4	Vout (-)			
5	SENSE (-)			
6	TRIM			
7	SENSE (+)			
8	Vout (+)			



#### Notes

- All dimensions are in millimeters (inches)
- Unless otherwise specified, tolerances are +/- 0.25mm
- Pins 1-3 and 5-7 are Φ1.02 (0.040") with Φ1.80 (0.071") shoulder
- Recommended TH dia. is  $\phi$  1.40(0.055") • Pins 4 and 8 are  $\Phi$ 1.58 (0.062") with  $\Phi$ 2.40 (0.094") shoulder
- Recommended TH dia. is  $\phi 2.00(0.079")$ • Pin Material: Copper
- Pin Finish: Tin over Nickel
- Converter Weight: 1.42oz (40.2g) typical

Product Series	Shape	Regulation	Input Voltage	Mounting Scheme	Output Voltage	Rated Current	ON/OFF Logic	Pin Shape
FP	Q	R	48	Т	5R0	30	*	Α
Series Name	Quarter Brick	Regulated	Typ=48V	Through Hole	5.0V	30A	N: Negative P: Positive	Standard

#### Cautions

Part Number System

NUCLEAR AND MEDICAL APPLICATIONS: FDK Corporation products are not authorized for use as critical components in life support systems, equipment used in hazardous environments, or nuclear control systems without the written consent of FDK Corporation.

SPECIFICATION CHANGES AND REVISIONS: Specifications are version-controlled, but are subject to change without notice.

## **Mouser Electronics**

Authorized Distributor

Click to View Pricing, Inventory, Delivery & Lifecycle Information:

FUJITSU: FPQR48T5R030NA FPQR48T5R030PA



Компания «Океан Электроники» предлагает заключение долгосрочных отношений при поставках импортных электронных компонентов на взаимовыгодных условиях!

Наши преимущества:

- Поставка оригинальных импортных электронных компонентов напрямую с производств Америки, Европы и Азии, а так же с крупнейших складов мира;

- Широкая линейка поставок активных и пассивных импортных электронных компонентов (более 30 млн. наименований);

- Поставка сложных, дефицитных, либо снятых с производства позиций;
- Оперативные сроки поставки под заказ (от 5 рабочих дней);
- Экспресс доставка в любую точку России;
- Помощь Конструкторского Отдела и консультации квалифицированных инженеров;
- Техническая поддержка проекта, помощь в подборе аналогов, поставка прототипов;
- Поставка электронных компонентов под контролем ВП;
- Система менеджмента качества сертифицирована по Международному стандарту ISO 9001;

- При необходимости вся продукция военного и аэрокосмического назначения проходит испытания и сертификацию в лаборатории (по согласованию с заказчиком):

- Поставка специализированных компонентов военного и аэрокосмического уровня качества (Xilinx, Altera, Analog Devices, Intersil, Interpoint, Microsemi, Actel, Aeroflex, Peregrine, VPT, Syfer, Eurofarad, Texas Instruments, MS Kennedy, Miteq, Cobham, E2V, MA-COM, Hittite, Mini-Circuits, General Dynamics и др.);

Компания «Океан Электроники» является официальным дистрибьютором и эксклюзивным представителем в России одного из крупнейших производителей разъемов военного и аэрокосмического назначения «JONHON», а так же официальным дистрибьютором и эксклюзивным представителем в России производителя высокотехнологичных и надежных решений для передачи СВЧ сигналов «FORSTAR».



«JONHON» (основан в 1970 г.)

Разъемы специального, военного и аэрокосмического назначения:

(Применяются в военной, авиационной, аэрокосмической, морской, железнодорожной, горно- и нефтедобывающей отраслях промышленности)

«FORSTAR» (основан в 1998 г.)

ВЧ соединители, коаксиальные кабели, кабельные сборки и микроволновые компоненты:

(Применяются в телекоммуникациях гражданского и специального назначения, в средствах связи, РЛС, а так же военной, авиационной и аэрокосмической отраслях промышленности).



Телефон: 8 (812) 309-75-97 (многоканальный) Факс: 8 (812) 320-03-32 Электронная почта: ocean@oceanchips.ru Web: http://oceanchips.ru/ Адрес: 198099, г. Санкт-Петербург, ул. Калинина, д. 2, корп. 4, лит. А